
Modulbezeichnung: Architectures of Supercomputers / Architekturen von Superrechnern (ArchSup) 5 ECTS

Modulverantwortliche/r: Andreas Schäfer
Lehrende: Dietmar Fey, Andreas Schäfer

Startsemester: WS 2011/2012 Dauer: 1 Semester
Präsenzzeit: 5 Std. Eigenstudium: k.A. Std. Sprache:

Lehrveranstaltungen:

Architectures of Supercomputers / Architekturen von Superrechnern (WS 2011/2012, Vorlesung, 2 SWS, Andreas Schäfer et al.)

Exercises Architectures of Supercomputers / Übungen Architekturen von Superrechnern (WS 2011/2012, Übung, 2 SWS, Andreas Schäfer)

Verwendbarkeit des Moduls / Einpassung in den Musterstudienplan:

Das Modul ist im Kontext der folgenden Studienfächer/Vertiefungsrichtungen verwendbar:

[1] Informatik (Bachelor of Science)

(Po-Vers. 2009s | Praktika und Wahlpflichtbereich (5. und 6. Semester) | Wahlpflichtmodule | Vertiefungsmodul Rechnerarchitektur)

[2] Informatik (Bachelor of Science)

(Po-Vers. 2009w | Praktika und Wahlpflichtbereich (5. und 6. Semester) | Wahlpflichtmodule | Vertiefungsmodul Rechnerarchitektur)

[3] Informatik (Master of Science)

(Po-Vers. 2010 | Wahlpflichtbereich | Säule der systemorientierten Vertiefungsrichtungen | Vertiefungsmodul Rechnerarchitektur)

Studien-/Prüfungsleistungen:

Architectures of Supercomputers (with Exercises)

(diese Prüfung gilt nur im Kontext der Studienfächer/Vertiefungsrichtungen [1], [2])

Studienleistung

weitere Erläuterungen:

Scheinerwerb durch 30min. mündliche Prüfung

Erstablingung: WS 2011/2012, 1. Wdh.: SS 2012

1. Prüfer: Dietmar Fey

Architectures of Supercomputers (with Exercises)

(diese Prüfung gilt nur im Kontext der Studienfächer/Vertiefungsrichtungen [3])

mündliche Prüfung, Dauer (in Minuten): 30

Erstablingung: WS 2011/2012, 1. Wdh.: SS 2012

1. Prüfer: Dietmar Fey
