

---

**Modulbezeichnung: Halbleiterbauelemente (HBEL)** **5 ECTS**  
(Semiconductor Devices)

Modulverantwortliche/r: Tobias Dirnecker  
Lehrende: Tobias Dirnecker

---

|                             |                       |                              |
|-----------------------------|-----------------------|------------------------------|
| Startsemester: WS 2018/2019 | Dauer: 1 Semester     | Turnus: halbjährlich (WS+SS) |
| Präsenzzeit: 60 Std.        | Eigenstudium: 90 Std. | Sprache: Deutsch             |

---

**Lehrveranstaltungen:**

Das Tutorium Halbleiterbauelemente stellt ein zusätzliches Angebot an die Studierenden zur Prüfungsvorbereitung dar. Es handelt sich dabei um eine freiwillige Wahlveranstaltung.

Halbleiterbauelemente (WS 2018/2019, Vorlesung, 2 SWS, Tobias Dirnecker)

Übungen zu Halbleiterbauelemente (WS 2018/2019, Übung, 2 SWS, Tobias Stolzke)

Tutorium Halbleiterbauelemente (WS 2018/2019, optional, Tutorium, 2 SWS, Tobias Stolzke)

---

**Empfohlene Voraussetzungen:**

Grundlagen der Elektrotechnik I

---

**Inhalt:**

Die Vorlesung Halbleiterbauelemente vermittelt den Studenten der Elektrotechnik die physikalischen Grundlagen moderner Halbleiterbauelemente. Der erste Teil der Vorlesung befasst sich nach einer Einleitung mit Bewegungsgleichungen von Ladungsträgern im Vakuum sowie der Ladungsträgeremission im Vakuum und daraus abgeleiteten Bauelementen. In der anschließenden Behandlung von Ladungsträgern im Halbleiter werden die wesentlichen Aspekte der Festkörperphysik zusammengefasst, die zum Verständnis moderner Halbleiterbauelemente nötig sind. Darauf aufbauend werden im Hauptteil der Vorlesung die wichtigsten Halbleiterbauelemente, d.h. Dioden, Bipolartransistoren und Feldeffekttransistoren detailliert dargestellt. Einführungen in die wesentlichen Grundlagen von Leistungsbaulementen und optoelektronischen Bauelementen runden die Vorlesung ab.

**Lernziele und Kompetenzen:**

Die Studierenden

*Fachkompetenz*

*Verstehen*

- verstehen grundlegende physikalische Vorgänge (u.a. Drift, Diffusion, Generation, Rekombination) im Halbleiter
- interpretieren Informationen aus Bänderdiagrammen

*Anwenden*

- beschreiben die Funktionsweisen moderner Halbleiterbauelemente
- berechnen Kenngrößen der wichtigsten Bauelemente
- übertragen - ausgehend von den wichtigsten Bauelementen, wie Dioden, Bipolartransistoren und Feldeffekttransistoren - diese Funktionsprinzipien auf Weiterentwicklungen für spezielle Anwendungsgebiete wie Leistungselektronik oder Optoelektronik

*Analysieren*

- diskutieren das Verhalten der Bauelemente z.B. bei hohen Spannungen oder erhöhter Temperatur

**Literatur:**

- Vorlesungsskript, am LEB erhältlich
- R. Müller: Grundlagen der Halbleiter-Elektronik, Band 1 der Reihe Halbleiter-Elektronik, Springer-Verlag, Berlin, 2002
- D.A. Neamen: Semiconductor Physics and Devices: Basic Principles, McGraw-Hill (Richard D. Irwin Inc.), 2002
- Th. Tille, D. Schmitt-Landsiedel: Mikroelektronik, Springer-Verlag, Berlin, 2004
- S.K. Banerjee, B.G. Streetman: Solid State Electronic Devices, Prentice Hall, 2005

---

### **Verwendbarkeit des Moduls / Einpassung in den Musterstudienplan:**

Das Modul ist im Kontext der folgenden Studienfächer/Vertiefungsrichtungen verwendbar:

#### **[1] Berufspädagogik Technik (Master of Education)**

(Po-Vers. 2018w | TechFak | Berufspädagogik Technik (Master of Education) | Gesamtkonto | Unterrichtsfach (Zweifach) inkl. Fachdidaktik | Elektro- und Informationstechnik | Halbleiterbauelemente)

Dieses Modul ist daneben auch in den Studienfächern "247#56#H", "Berufspädagogik Technik (Bachelor of Science)", "Elektrotechnik, Elektronik und Informationstechnik (Bachelor of Science)", "Informatik (Bachelor of Science)", "Informatik (Master of Science)", "Mathematik (Bachelor of Science)", "Mechatronik (Bachelor of Science)", "Medizintechnik (Bachelor of Science)", "Medizintechnik (Master of Science)", "Wirtschaftsingenieurwesen (Bachelor of Science)" verwendbar.

---

### **Studien-/Prüfungsleistungen:**

Halbleiterbauelemente (Prüfungsnummer: 25901)

(englische Bezeichnung: Semiconductor Devices)

Prüfungsleistung, Klausur, Dauer (in Minuten): 90

Anteil an der Berechnung der Modulnote: 100%

Erstablingung: WS 2018/2019, 1. Wdh.: SS 2019

1. Prüfer: Tobias Dirnecker

---

### **Organisatorisches:**

Unterlagen zur Vorlesung über StudOn